

دانشکده مهندسی و علوم کامپیوتر

جلسه دفاع از پایان نامه دکتری مهندسی کامپیوتر گرایش معماری کامپیوتر

تحت عنوان:

کاربرد مستقیم نظام عددي مانده‌اي براي طراحی و پیاده‌سازي مدارهاي ضرب پیمان‌هاي مورد استفاده در الگوریتم‌هاي رمزنگاري

Direct Application of Residue Number System in the Design and Implementation of Modular Multiplication Required by Cryptographic Algorithms

ارائه دهنده: ذبیح‌الله احمدپور ترکی

استاد راهنما: دکتر قاسم جابری‌پور

استاد داور (داخلی) ۱: دکتر علی جهانیان

استاد داور (داخلی) ۲: دکتر حمیدرضا مهدیانی

استاد داور (خارجی) ۱: دکتر مرتضی صاحب‌الزمانی

استاد داور (خارجی) ۲: دکتر بابک صادقیان

نماینده تحصیلات تکمیلی: دکتر حسن حقیقی

زمان: شنبه ۱۴۰۳/۰۳/۱۲ ساعت ۱۸:۰۰

مکان: دانشکده مهندسی و علوم کامپیوتر کلاس: ۱۱۷